山东大学 计算机科学与技术 学院

计算机组成与设计 课程实验报告

|  |  |  |  |
| --- | --- | --- | --- |
| 学号：202200400053 | 姓名：王宇涵 | | 班级： 2202 |
| 实验题目： 逻辑运算电路 | | | |
| 实验学时：2 | | 实验日期: 2024-03-08 | |
| 实验目的： | | | |
| 实验软件和硬件环境：  软件环境：  QuartusII软件  硬件环境：  1.实验室台式机  2.计算机组成与设计实验箱 | | | |
| 实验原理和方法：  本实验要求设计一个能实现1位逻辑乘ab、逻辑或a+b、半加(a⊕b)的逻辑运算电路。图2为实现上述逻辑功能的电路原理图，其中参与运算的两个1位二进制数为a和b，and、xor和or分别为与运算、异或运算和或运算控制输入端。  选做 : 利用一位逻辑运算的结果实现两个4位二进制数A（a3a2a1a0）和B(b3b2b1b0)的逻辑运算并生成元件符号。使平台工作于模式5，当按键开关不足时，可使用平台上红色的拨码开关。 | | | |
| 实验步骤：  基础要求部分   1. 原理图输入：根据图2所示电路，完成逻辑运算的电路原理图设计。   （2）管脚锁定：完成原理图中输入、输出的管脚锁定。  可使平台工作于模式5，将a操作数锁定在键1上；将b操作数锁定在键2上；将输出e锁定在D1上；将与运算控制输入and端锁定在键3上；将或运算控制输入or端锁定在键4上；将异或运算控制输入xor端锁定在键5上。  图 :  （3）原理图编译、适配和下载：在QuartusⅡ环境中选择EP4CE6/10器件，进行原理图的编译和适配，无误后完成下载。  （4）功能测试：利用输入开关及发光二极管LD测试逻辑运算部件的功能并记录测试结果。  测试 and    测试 or :  测试xor :  （5）生成元件符号。  我们将生成的元件符号称作test02 , 为选做作了铺垫  选做部分 | | | |
| 仿真结果：  图为本次实验的仿真结果，如图所示，证实了实验的准确性。 | | | |
| 结论分析与体会：  这次的实验的基础要求部分让我对于逻辑运算电路有了一个深入的理解。同时将做好的部分(基础要求)封装成一个黑盒子(只有输入和输出)供选做使用, 也让我提高了自己封装的意识, 锻炼了自己的思维能力, 让我收获良多. | | | |
|  | | | |